



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B10005- LAP-SPI Compatible(Atmel Memory)-M

PART NO : _____

VERSION : V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1 软件注册	3
2 人机界面	6
3 使用说明	10

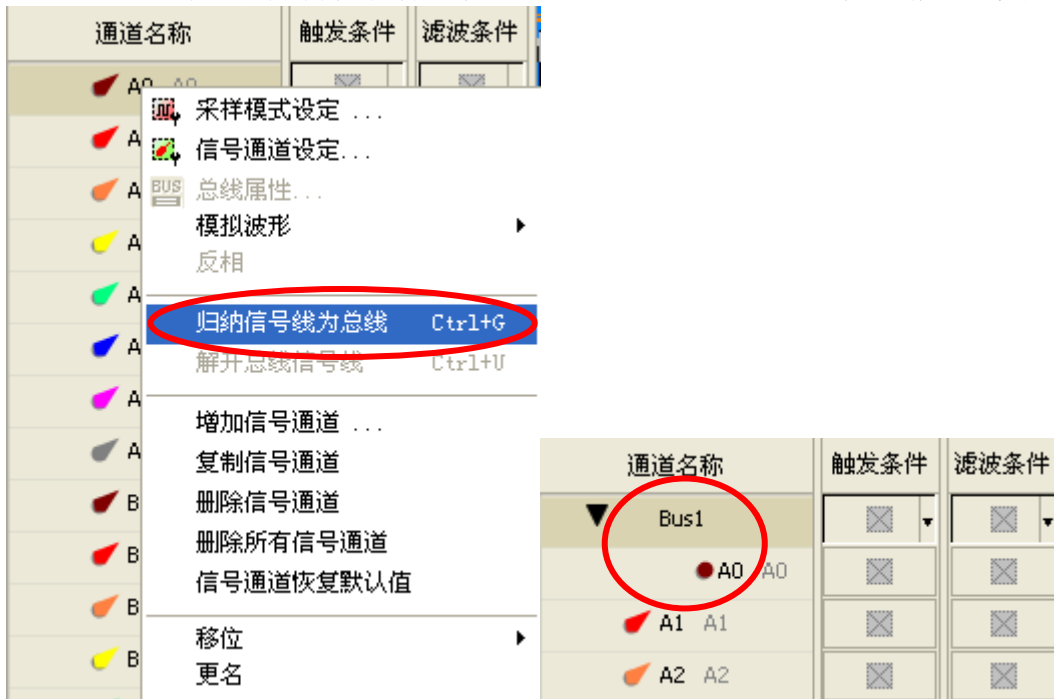
1 软件注册

软件注册请依照下列步骤进行注册。

※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。

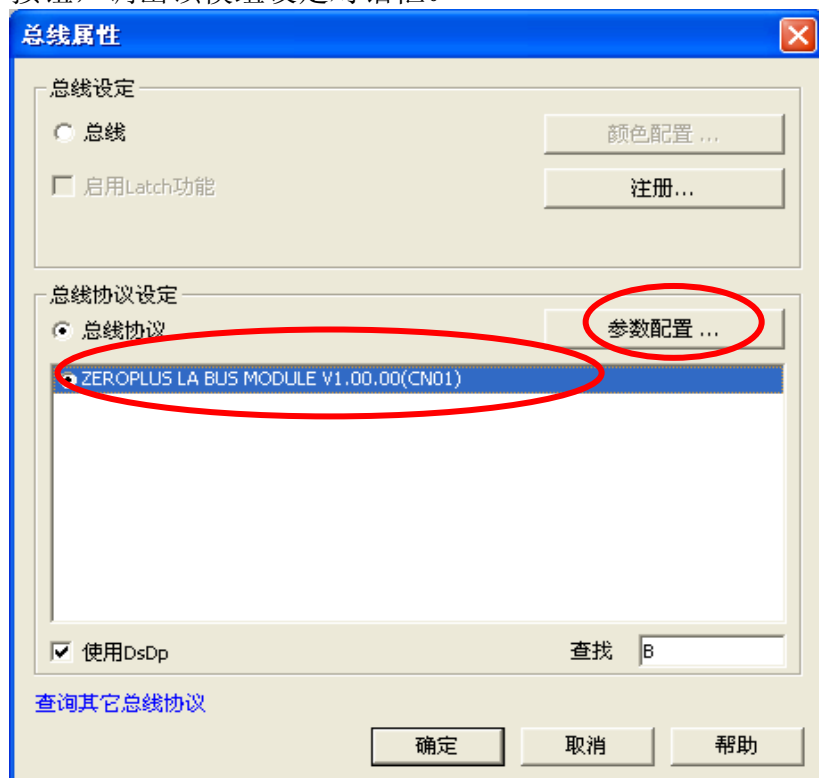


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

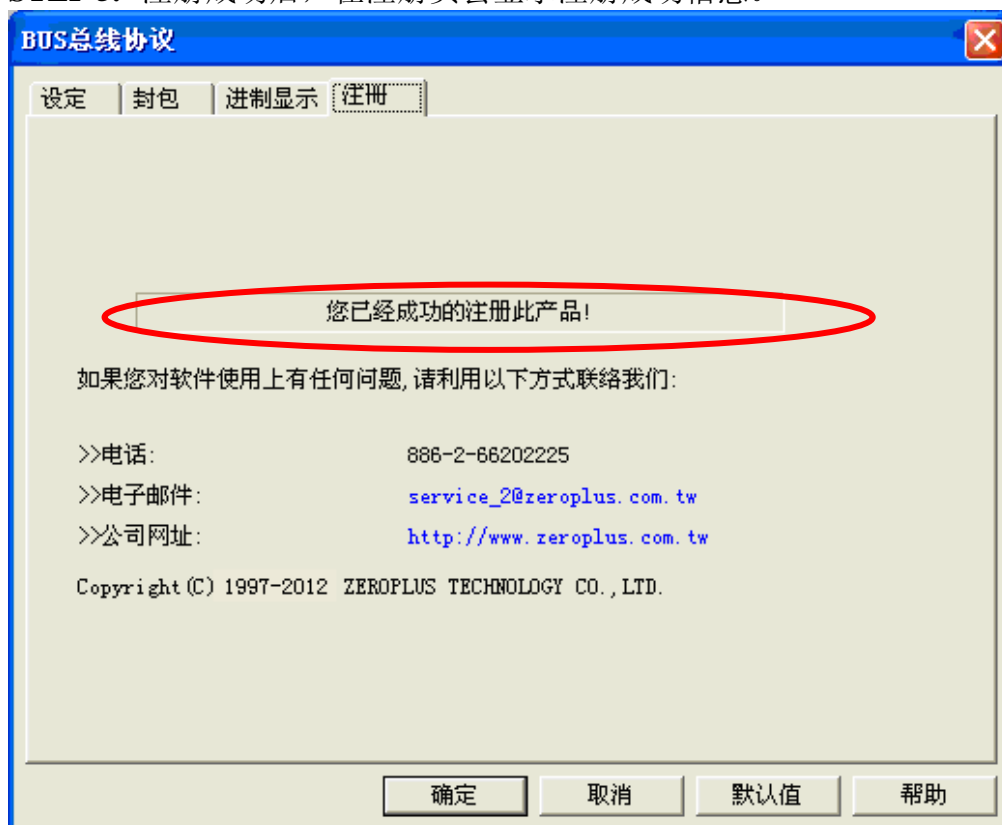


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

在设定页，相关设定可参考下图界面。

设定页

通道设定:

SPI Compatible(Atmel Memory)为 4 线或是 5 线解码。

CS:总线的片选信号线，低电平有效。

SCK:总线的时钟信号线，上升沿采样。

SI:命令、地址和数据输入线。

SO:数据输出线。

HOLD:数据传输暂停线，低电平有效，一般不启用，为灰色状态。其可勾选，也可不勾选。勾选 HOLD，HOLD 通道启用，SPI Compatible(Atmel Memory)为 5 线解码；默认为不勾选，SPI Compatible(Atmel Memory)为 4 线解码。

总线协议设定:

器件选择: AT25F512、AT25F1024、AT25F2048、AT25F4096、AT25FS010、AT25FS040、AT25010B、AT25020B、AT25040B，默认为 AT25F512。

总线协议颜色:

使用者可自行设定解码字段的颜色。



封包页

SPI Compatible (Atmel Memory) 总线协议

设定 封包 进制显示 注册

子项	颜色	子项	颜色
<input checked="" type="checkbox"/> WREN		<input checked="" type="checkbox"/> RDID	
<input checked="" type="checkbox"/> WRDI		<input checked="" type="checkbox"/> Manufacturer ID	
<input checked="" type="checkbox"/> RDSR		<input checked="" type="checkbox"/> Device ID	
<input checked="" type="checkbox"/> WRSR		<input checked="" type="checkbox"/> WPEN	
<input checked="" type="checkbox"/> Read		<input checked="" type="checkbox"/> WPDI	
<input checked="" type="checkbox"/> Program		<input checked="" type="checkbox"/> BP	
<input checked="" type="checkbox"/> Address		<input checked="" type="checkbox"/> WEN	
<input checked="" type="checkbox"/> Data		<input checked="" type="checkbox"/> WDI	
<input checked="" type="checkbox"/> Sector Erase		<input checked="" type="checkbox"/> Busy	
<input checked="" type="checkbox"/> Block Erase		<input checked="" type="checkbox"/> Ready	
<input checked="" type="checkbox"/> Chip Erase		<input checked="" type="checkbox"/> Reserved	

确定 取消 默认值 帮助

封包部分可依使用者喜好调整各封包颜色，勾选项显示在封包列表中，未勾选项不会显示在封包列表中。默认勾选所有项。



进制显示页

SPI Compatible (Atmel Memory) 总线协议

设定 | 封包 | 进制显示 | 注册

☒ 启动

WREN:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
WRDI:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
RDSR:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
WRSR:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Read:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Program:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Address:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Data:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Sector Erase:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Block Erase:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Chip Erase:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
RDID:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Manufacturer ID:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Device ID:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII
Reserved:	<input type="radio"/> 二进制	<input type="radio"/> 十进制	<input checked="" type="radio"/> 十六进制	<input type="radio"/> ASCII

确定 取消 默认值 帮助

启动自定义进制显示，WREN, WRDI, RDSR, WRSR, Read, Program, Address, Data, Sector Erase, Block Erase, Chip Erase, RDID, Manufacturer ID, Device ID, Reserved 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



注册页



注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。

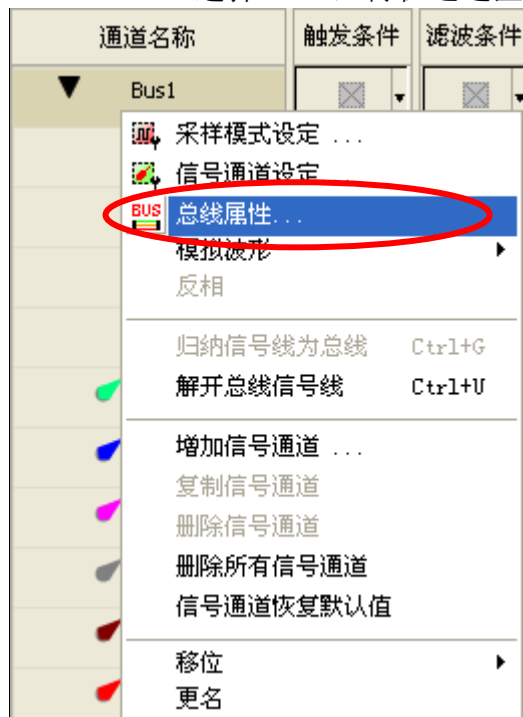


3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A3 归纳为 Bus1，SPI Compatible(Atmel Memory)总线协议分析至少需要 4 根信号线才可解码。

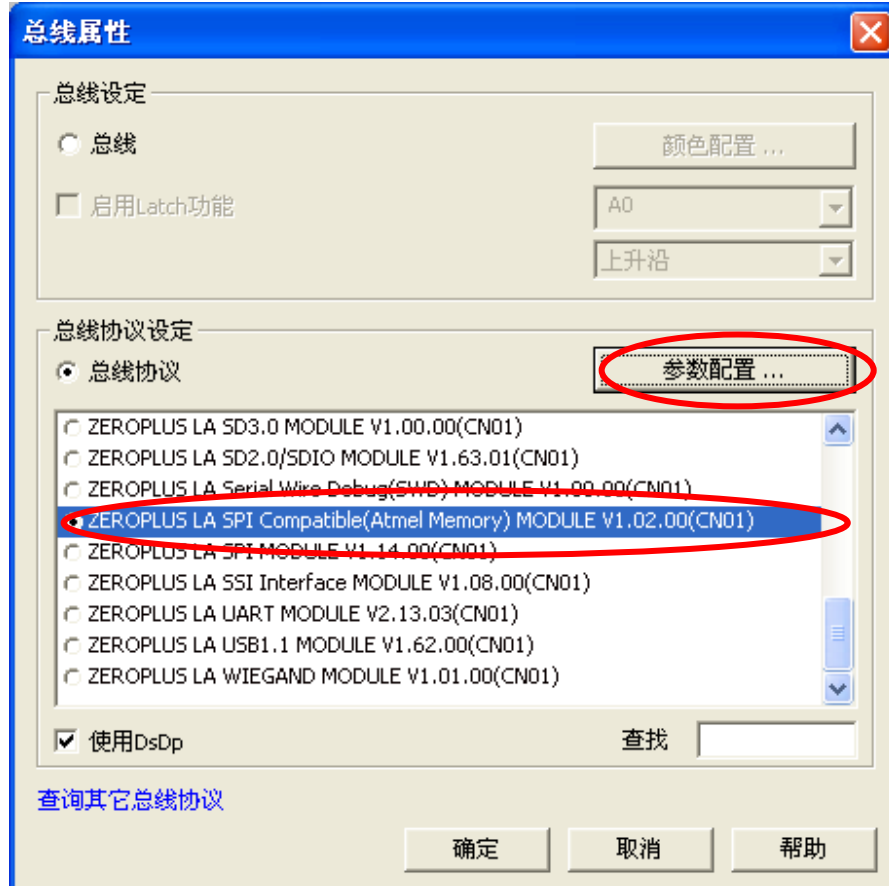


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA SPI Compatible(Atmel Memory) MODULE V1.02.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。

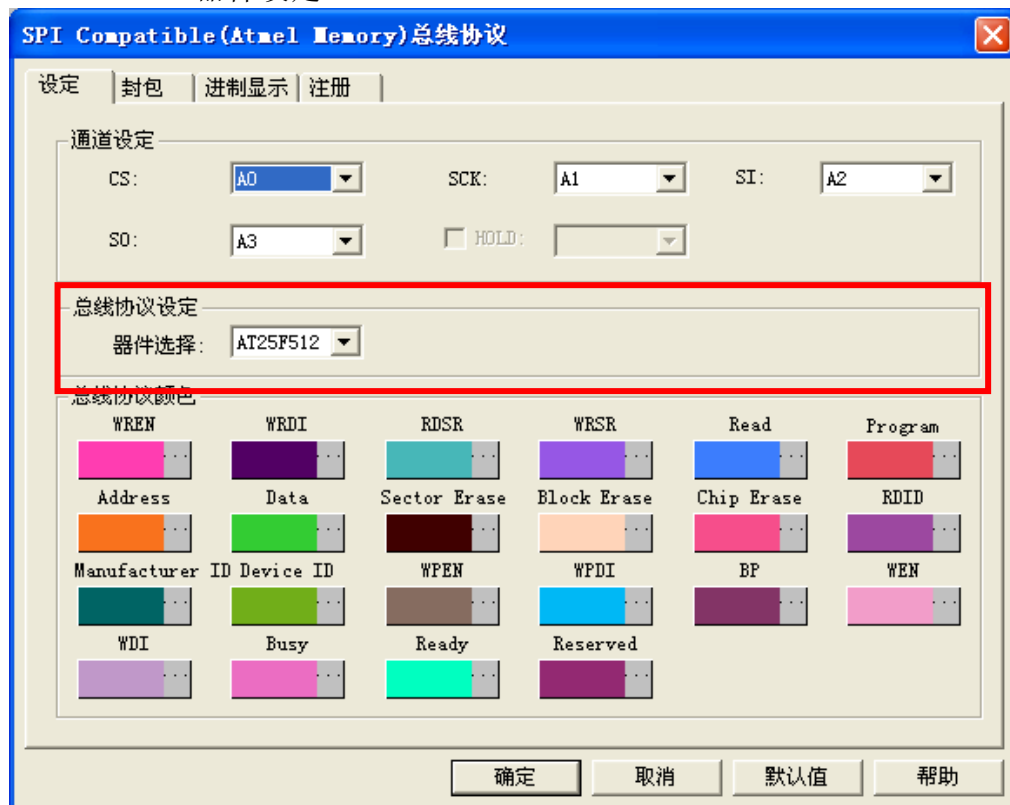


STEP 4. 通道设定。

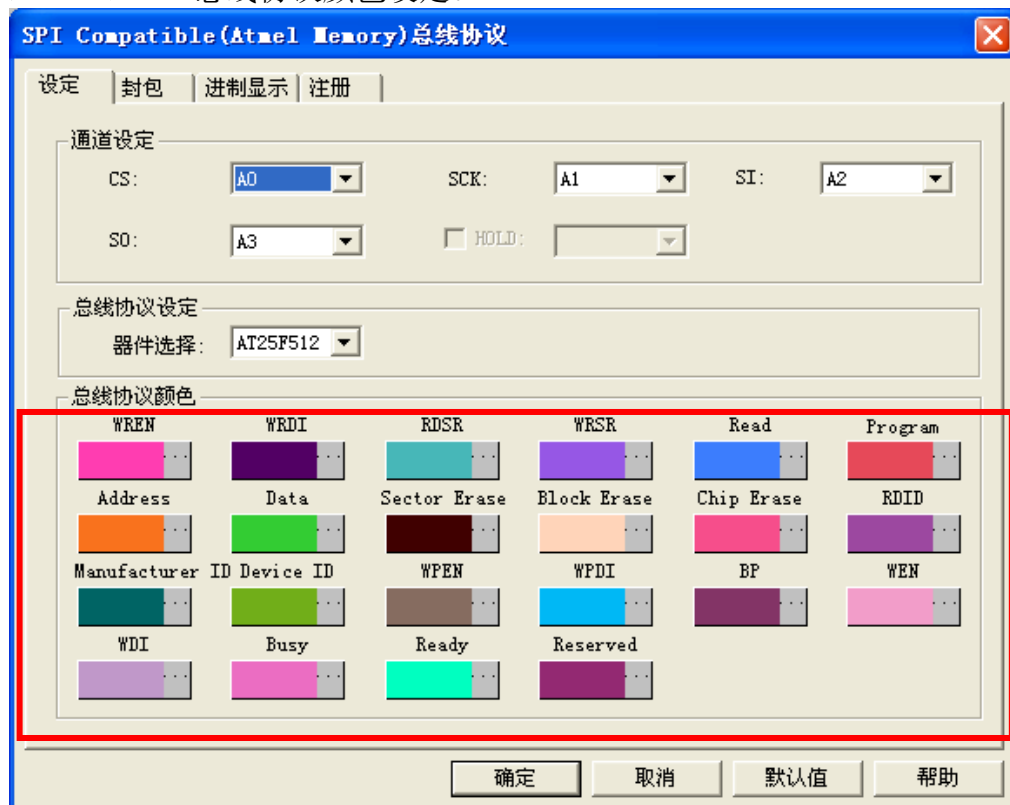




STEP 5. 器件设定。



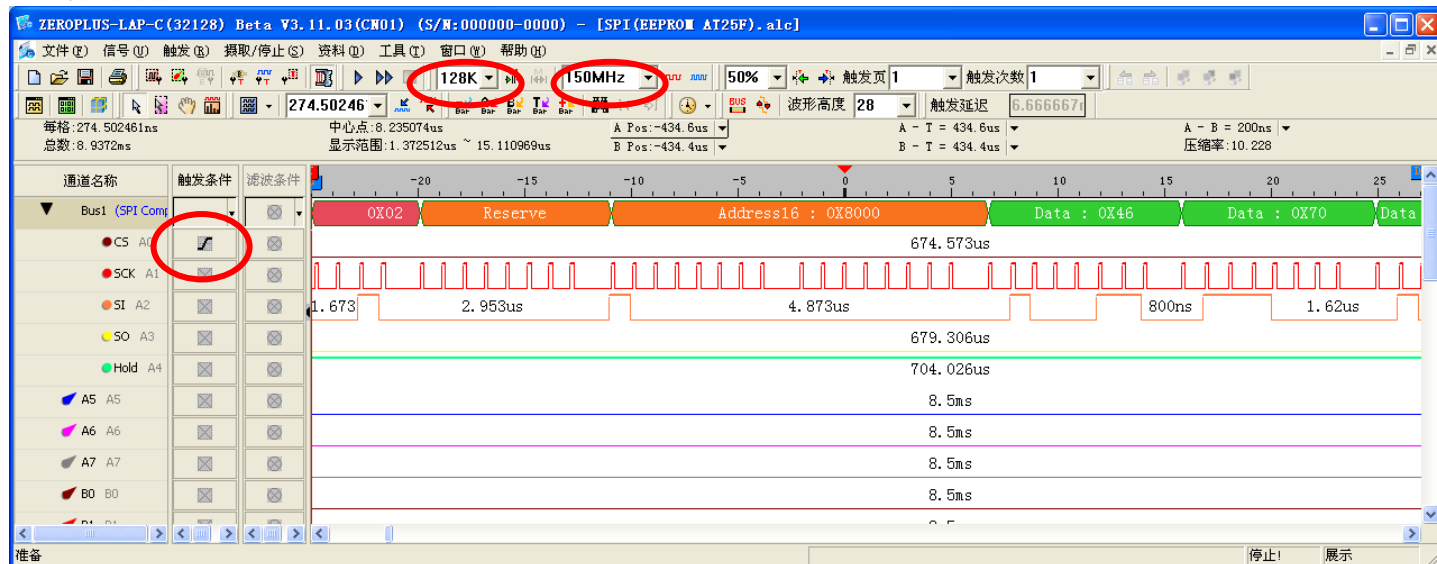
STEP 6. 总线协议颜色设定。





STEP 7. 总线协议分析模组解码完成图示，设定条件为上升沿，记忆深度为 128K，采样频率为 150MHz。（采样频率最好是待测讯号的 8 倍以上）

总线协议解码



封包列表

